

2024年11月26日

2025年1月20日(月)開催 DAFS スキルアップ教育セミナー

エレクトロニクス特別編 – EMC 開催要領

<EMC 規格の概要と電子機器設計における EMC 配慮(ノイズ対策)の実際>

1. 開催日時 : 2025年1月20日(月) 13:30~17:00 (受付開始 : 13:00 より)
2. 会場 : Zoom オンライン
3. 主催 : 一般社団法人 日本半導体・エレクトロニクス商社協会 (DAFS) ユニバーシティ委員会
4. 受付 : 午後1時から、受付(ログイン)を開始いたします。DAFSより事前に送付するセミナー参加 URL よりお入りください。セミナーログイン用 URL はセミナー開始3日前までに申し込み責任者宛にお送りいたします。
5. 講師 : ティー・エム研究所 代表 芳賀 知 (はが さとる) 氏
6. 講師略歴 :
東北大学工学部通信工学科卒業
沖電気工業株式会社 – EMC 設計技術、高速伝送技術の研究開発など
技術研究組合 超先端電子技術開発機構 (ASET)
– 経済産業省所管 NEDO 研究プロジェクト「超高密度電子 SI 技術の研究」
の研究など
を経て、現在
ティー・エム研究所 代表
群馬大学大学院 理工学府 非常勤講師 など
賞罰 : エレクトロニクス実装学会 論文賞、優秀講演賞、JPCA 賞 など
著書 : EMC 設計技術 応用編 (エレクトロニクス実装学会)、高速信号ボードの設計 基礎編 (丸善)、電波吸収体の技術と応用 II (シーエムシー出版) いずれも共著 など
7. 講座の内容<予定> :
「EMC 規格の概要と電子機器設計における EMC 配慮(ノイズ対策)の実際」
 1. 電子機器の EMC 問題と規格の概要
 2. EMC (ノイズ) の基本的なメカニズムと対応の考え方
 3. EMC (ノイズ) に配慮したプリント基板の回路実装設計
 4. まとめ
8. 受講対象者 :
日頃の営業活動において、お客様と製品や部品のノイズ対策などについて話す機会がある、あるいは問い合わせを受けることがある営業職、マーケティング職の方々をはじめ、特にノイズ問題でお困りの FAE や技術部門の方々、そのほかエレクトロニクス部品ビジネスに関わる全ての方々を対象にしておりますが、営業・マーケティング、品質保証等に従事されている方にはぜひ受講していただきたい講座です。

9. 理解度テスト・合格証

- ・講義終了後に理解度テストを行い、合格者（70点以上）には DAFS より合格証を交付いたします。
- ・本講座では合格点に達しなかった方向けの再試験はありませんのでご注意ください。
- ・試験時間は特に定めませんが、**提出締め切り日：1月24日（金）までに**、申し込み責任者経由で DAFS 事務局あてに送付してください。＜ただし、申し込み責任者より、「受講者から直接送付する」等の別途の指示がある場合はその指示に従ってください＞

10. 受講料（一般価格）：19,800 円／1 人（消費税 10%込、別途請求書発行）

11. 受講申し込み：下記アドレス宛、e-mail でお申込みください。

dafs@dafs.or.jp（DAFS 事務局）

<e-mail 記載内容>

- ・受講者名
- ・会社名・所属部署
- ・受講者 e-mail アドレス
- ・連絡先電話番号
- ・HP を見て受講を申し込んだ旨の記載

開催日の 3 日前までに参加に必要なログイン URL 等のご案内を申込責任者宛にメールで連絡いたします。

12. 申込締め切り日：

申込の締め切りは 12 月 24 日（火）とします

13. キャンセル：1月6日（月）までにご連絡下さい。それ以降はキャンセルをお受けできませんので、代理の方のご参加をお願いいたします。代理の方のご出席がない場合でも参加費を請求させていただきますのでご注意ください。

以上